

### Integrirana vezja

Dosedanji razvoj je pripeljal do izrednih koncentracij elektronskih vezij na majhni osnovni plošči, ki jo imenujemo chip. VLSI (Very Large Scale Integration) chip lahko vsebuje nekaj desetisoč elektronskih vezij, zbranih na majhni plošči velikosti  $1\text{cm}^2$ . Ogromna prednost takšnih integriranih vezij v primerjavi s klasičnimi elektronskimi vezji je v njihovi manjši velikosti in teži, zelo majhni porabi energije, majhni razdalji med komponentami, večji zanesljivosti in nižji ceni. Tehnologija pete generacije si bo prizadevala te performanse še izboljšati s pomočjo trodimenzionalnih chipov, Josephsenovo tehnologijo, tehnologijo tankega filma, dinamičnimi logičnimi vezji, in z uvajanjem novih oziroma drugačnih materialov.

### Šesta generacija

Kot smo videli se posamezne tehnologije, ki jih pripisujejo peti generaciji, trenutno nahajajo v fazi začetnih raziskav in minilo bo še vrsto let preden bodo te zamisli udejanjene. Za šesto generacijo pa se smatra, da ne bo nared, preden bodo produkti pete generacije že splošno uveljavljeni in na široko v uporabi. To naj bi se zgodilo v začetku naslednjega stoletja, ko bodo tehnologije šeste generacije začele postopoma nadomeščati peto generacijo. Pa vendar moramo ugotoviti, da so že sedaj na voljo nekateri produkti šeste generacije.